

This Page Is Inserted by IFW Operations
and is not a part of the Official Record

BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images may include (but are not limited to):

- BLACK BORDERS
- TEXT CUT OFF AT TOP, BOTTOM OR SIDES
- FADED TEXT
- ILLEGIBLE TEXT
- SKEWED/SLANTED IMAGES
- COLORED PHOTOS
- BLACK OR VERY BLACK AND WHITE DARK PHOTOS
- GRAY SCALE DOCUMENTS

IMAGES ARE BEST AVAILABLE COPY.

**As rescanning documents *will not* correct images,
please do not report the images to the
Image Problem Mailbox.**

NEV 925-177 KURAHASHI et al.
"Semiconductor for Light-Emitting..."
JC971 U.S. PTO
09/778045
02/07/01

日本国特許庁
PATENT OFFICE
JAPANESE GOVERNMENT

別紙添付の書類に記載されている事項は下記の出願書類に記載されて
いる事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed
with this Office.

出願年月日
Date of Application: 2000年 2月 7日

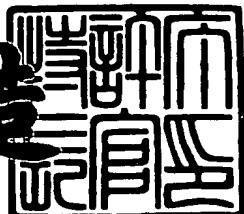
出願番号
Application Number: 特願2000-029030

出願人
Applicant(s): シャープ株式会社

2001年 1月12日

特許庁長官
Commissioner,
Patent Office

井川洋造



出証番号 出証特2000-3111554

【書類名】 特許願
【整理番号】 168466
【提出日】 平成12年 2月 7日
【あて先】 特許庁長官殿
【国際特許分類】 H01S 3/18
【発明者】
【住所又は居所】 大阪府大阪市阿倍野区長池町22番22号 シャープ株式会社内
【氏名】 倉橋 孝尚
【発明者】
【住所又は居所】 大阪府大阪市阿倍野区長池町22番22号 シャープ株式会社内
【氏名】 細羽 弘之
【発明者】
【住所又は居所】 大阪府大阪市阿倍野区長池町22番22号 シャープ株式会社内
【氏名】 中津 弘志
【発明者】
【住所又は居所】 大阪府大阪市阿倍野区長池町22番22号 シャープ株式会社内
【氏名】 村上 哲朗
【特許出願人】
【識別番号】 000005049
【住所又は居所】 大阪府大阪市阿倍野区長池町22番22号
【氏名又は名称】 シャープ株式会社
【代理人】
【識別番号】 100062144
【弁理士】
【氏名又は名称】 青山 葵

【選任した代理人】

【識別番号】 100084146

【弁理士】

【氏名又は名称】 山崎 宏

【手数料の表示】

【予納台帳番号】 013262

【納付金額】 21,000円

【提出物件の目録】

【物件名】 明細書 1

【物件名】 図面 1

【物件名】 要約書 1

【包括委任状番号】 9003079

【プルーフの要否】 要

【書類名】 明細書

【発明の名称】 半導体発光素子およびその製造方法

【特許請求の範囲】

【請求項1】 GaAs基板上に多層反射膜と発光層が形成され、上記多層反射膜がGaAs基板と発光層の間に位置し、発光層から表面に向う光が放射角依存性をもつ半導体発光素子において、

上記発光層上に層数が1以上の半導体層が形成され、この半導体層の表面が粗面であることを特徴とする半導体発光素子。

【請求項2】 請求項1に記載の半導体発光素子において、上記GaAs基板上に形成される発光層は、単層あるいは複数層からなる $Al_yGa_zIn_{1-y-z}P$ ($0 \leq y \leq 1$ 、 $0 \leq z \leq 1$)であることを特徴とする半導体発光素子。

【請求項3】 GaAs基板上に多層反射膜と発光層が形成され、上記多層反射膜がGaAs基板と発光層の間に位置し、発光層から表面に向う光が放射角依存性をもつ半導体発光素子の製造方法において、

上記発光層上に層数が1以上の半導体層を形成する工程と、その後にウエハ表面を粗面化する工程を有することを特徴とする半導体発光素子の製造方法。

【請求項4】 請求項3に記載の半導体発光素子の製造方法において、上記ウエハ表面を粗面化する工程は、フォトリソグラフィーおよびエッティングによってウエハ表面に光を散乱するパターンを形成する工程を含むことを特徴とする半導体発光素子の製造方法。

【請求項5】 請求項3に記載の半導体発光素子の製造方法において、上記ウエハ表面を粗面化する工程は、ウエハ表面を研磨する工程を含むことを特徴とする半導体発光素子の製造方法。

【請求項6】 請求項3に記載の半導体発光素子の製造方法において、上記発光層上に層数が1以上の半導体層を形成する工程は、発光層上に $Al_yGa_zIn_{1-y-z}P$ ($0 \leq y \leq 1$ 、 $0 \leq z \leq 1$)層を含む半導体層を形成する工程を含み、上記ウエハ表面を粗面化する工程は、塩酸中でウエハを煮沸する工程を含むことを特徴とする半導体発光素子の製造方法。

【請求項7】 GaAs基板上に多層反射膜と発光層が形成され、上記多層反

射膜がGaAs基板と発光層の間に位置し、発光層から表面に向う光が放射角依存性をもつ半導体発光素子の製造方法において、

上記発光層上にGaAs基板に対して格子定数が0.5%以上異なる $Al_yGa_zIn_{1-y-z}P$ ($0 \leq y \leq 1$ 、 $0 \leq z \leq 1$)層を含む層数が1以上の半導体層を形成することによってウエハ表面を粗面化することを特徴とする半導体発光素子の製造方法

【発明の詳細な説明】

【0001】

【発明の属する技術分野】

本発明は、伝送用(特にIEEE1394用)および表示用等に用いられる半導体発光素子に関する。

【0002】

【従来の技術】

近年、光通信や情報表示パネル等に半導体発光素子が広く用いられている。これらの半導体発光素子は、発光効率が高いこと、光信用のものではさらに応答速度が高速であることが重要であり、近年開発が盛んに行われている。

最近、比較的短い距離の通信用にプラスチック光ファイバが利用され始め、このプラスチック光ファイバにとって損失が少ない波長領域は650nmであるので、この波長領域で高効率で発光しうるAlGaInP系の半導体材料を発光層にもつ高速応答LED(発光ダイオード)が開発されている。

一方、通常の面発光型LEDの応答性や発光効率を向上させる手段の1つとして、発光層を量子井戸構造にすることが行なわれている。また、光取出し効率を向上させる手段として、発光層とGaAs基板の間に反射率の高いDBR(Distributed Bragg Reflector:多層反射膜)を設けることが行なわれている。

【0003】

【発明が解決しようとする課題】

ところが、上記発光層の下にDBRを設けた面発光型LEDでは、発光層が量子井戸活性層である場合、発光層の厚さが10nm程度と非常に薄くなるため、DBRからの反射光が発光層あまり吸収されずにLED外に放射される。そのた

め、垂直方向の反射波長が斜め方向の反射波長よりも長くなるというD B Rの特性がL E Dに反映されて、L E Dの発光波長が放射角依存性をもつようになり、その放射角依存性は通常 $0.2\sim0.3\text{ nm}/\text{deg}$ 程度である。しかし、この程度の放射角依存性でも、L E Dを表示用に用いた場合、見る角度によって色が変わってしまうという問題が生じる。

また、上記L E Dを通信用光源に用いる場合、例えば垂直方向に接続されるプラスチック光ファイバにとって損失が少ない波長領域の650nmに発光波長ピークを持つようにL E Dチップを作製すると、斜め方向の出射する光は、ピーク波長が650nmよりも短くなってしまって使用できなくなるという問題がある。

【0004】

そこで、本発明の目的は、半導体発光素子の発光層から発せられ、表面から出射される光を多方向に散乱させる手段を設けることによって、発光波長の放射角依存性を小さくすることができる半導体発光素子およびこの半導体発光素子を簡素に製造できる製造方法を提供することにある。

【0005】

【課題を解決するための手段】

上記目的を達成するため、請求項1の半導体発光素子は、G a A s基板上に多層反射膜と発光層が形成され、上記多層反射膜がG a A s基板と発光層の間に位置し、発光層から表面に向う光が放射角依存性をもつ半導体発光素子において、上記発光層上に層数が1以上の半導体層が形成され、この半導体層の表面が粗面であることを特徴とする。

【0006】

請求項1の半導体発光素子では、半導体発光素子の表面が、図1(B)に例示するように粗面であるので、図1(A)に例示する平坦面である場合に比して、発光層から発せられ、半導体発光素子の表面から外部に出射される光が、多方向に散乱されるから、半導体発光素子の発光波長の放射角依存性を小さくすることができる。

【0007】

請求項2の半導体発光素子は、上記G a A s基板上に形成される発光層が、単層

あるいは複数層からなる $Al_yGa_zIn_{1-y-z}P$ ($0 \leq y \leq 1$ 、 $0 \leq z \leq 1$)であることを特徴とする。

【0008】

請求項2の半導体発光素子では、発光層が、単層あるいは複数層からなる $Al_yGa_zIn_{1-y-z}P$ ($0 \leq y \leq 1$ 、 $0 \leq z \leq 1$)であるので、560nmから660nm程度のピーク波長を持つ発光が可能である。

【0009】

請求項3の半導体発光素子の製造方法は、GaAs基板上に多層反射膜と発光層が形成され、上記多層反射膜がGaAs基板と発光層の間に位置し、発光層から表面に向う光が放射角依存性をもつ半導体発光素子の製造方法において、上記発光層上に層数が1以上の半導体層を形成する工程と、その後にウエハ表面を粗面化する工程を有することを特徴とする。

【0010】

請求項3の半導体発光素子の製造方法では、発光層上に層数が1以上の半導体層を形成した後にウエハ表面をのみ粗面化し、内部層は粗面化されていないので、多層反射膜の反射率を落とすことなく、発光層から発せられ、半導体発光素子の表面から外部に出射される光が、多方向に散乱されるから、半導体発光素子の発光波長の放射角依存性を小さくすることができる。

【0011】

請求項4の半導体発光素子の製造方法は、上記ウエハ表面を粗面化する工程が、フォトリソグラフィーおよびエッチングによってウエハ表面に光を散乱するパターンを形成する工程を含むことを特徴とする。

【0012】

請求項4の半導体発光素子の製造方法では、フォトリソグラフィーおよびエッチングによってウエハ表面に光を散乱するパターンを形成するので、微細で精度の高いパターンを形成することができる。

【0013】

請求項5の半導体発光素子の製造方法は、上記ウエハ表面を粗面化する工程が、ウエハ表面を研磨する工程を含むことを特徴とする。

【0014】

請求項5の半導体発光素子の製造方法では、ウエハ表面を研磨によって粗面化するので、請求項4の半導体発光素子の製造方法のような複雑なフォトリソグラフィーの工程がないから、より簡単な方法で半導体発光素子を製造できる。

【0015】

請求項6の半導体発光素子の製造方法は、上記発光層上に層数が1以上の半導体層を形成する工程が、発光層上に $\text{Al}_y\text{Ga}_z\text{In}_{1-y-z}\text{P}$ ($0 \leq y \leq 1$ 、 $0 \leq z \leq 1$)層を含む半導体層を形成する工程を含み、上記ウエハ表面を粗面化する工程が、塩酸中でウエハを煮沸する工程を含むことを特徴とする。

【0016】

請求項6の半導体発光素子の製造方法では、塩酸中でウエハを煮沸することによってウエハ表面を粗面化するので、粗面化のためにウエハを保持する別の基板やシート等に貼り付ける工程およびウエハを洗浄する工程を省くことができ、請求項5の製造方法よりもさらに簡便化が図られる。

【0017】

請求項7の半導体発光素子の製造方法は、GaAs基板上に多層反射膜と発光層が形成され、上記多層反射膜がGaAs基板と発光層の間に位置し、発光層から表面に向う光が放射角依存性をもつ半導体発光素子の製造方法において、上記発光層上にGaAs基板に対して格子定数が0.5%以上異なる $\text{Al}_y\text{Ga}_z\text{In}_{1-y-z}\text{P}$ ($0 \leq y \leq 1$ 、 $0 \leq z \leq 1$)層を含む層数が1以上の半導体層を形成することによってウエハ表面を粗面化することを特徴とする。

【0018】

請求項7の半導体発光素子の製造方法では、格子定数の差により発光層に対してGaAs基板と反対側に形成された半導体層の表面が粗面になる。従って、一連の結晶成長のみによってウエハ表面が粗面化できるので、結晶成長後に別途ウエハ表面を粗面化する工程を省くことができ、請求項3、請求項4、請求項5および請求項6の製造方法よりもさらに簡略化が図られる。

【0019】

【発明の実施の形態】

以下、本発明を図示の実施の形態により詳細に説明する。

(実施形態1)

図2(A),(B)は、本発明の第1の実施形態であるAlGaInP系の半導体発光素子の平面図およびそのb-b線断面図である。図2(A),(B)において、1はn型のGaAs基板、2はn型のGaAsバッファ層、3はn型のAl_{0.5}In_{0.5}Pとn型の(Al_{0.2}Ga_{0.8})_{0.5}In_{0.5}Pを交互に20ペア積層してなるDBR(多層反射膜)、4はn型のAl_{0.5}In_{0.5}Pからなる第1クラッド層、5は80Å厚でGaInPの井戸層を(Al_{0.5}Ga_{0.5})_{0.5}In_{0.5}Pのバリア層で挟んでなる量子井戸活性層、6はp型のAl_{0.5}In_{0.5}Pからなる第2クラッド層、7はp型のAl_{0.5}Ga_{0.5}Asからなる電流拡散層、8はp型の(Al_{0.2}Ga_{0.8})_{0.5}In_{0.5}Pからなるエッチングストップ層、9はp型のAl_{0.5}Ga_{0.5}Asからなる光散乱層、10はSiO₂膜、11はp型電極、12は基板裏面のn型電極である。

【0020】

図3および図4(A),(B)は、図2の半導体発光素子の製造工程を示しており、図4(B)は平面図である図4(A)のb-b線断面図である。

上記半導体発光素子は、図3に示すように、(100)から法線が[011]方向に15°だけ傾斜した表面をもつn型のGaAs基板1上に、順次、1μm厚のn型GaAsバッファ層2、n型Al_{0.5}In_{0.5}Pとn型(Al_{0.2}Ga_{0.8})_{0.5}In_{0.5}Pの交互20ペア積層からなるDBR3、n型Al_{0.5}In_{0.5}Pの第1クラッド層4、量子井戸活性層5、p型Al_{0.5}In_{0.5}Pの第2クラッド層6、3μm厚のp型Al_{0.5}Ga_{0.5}Asの電流拡散層7、0.1μm厚のp型(Al_{0.2}Ga_{0.8})_{0.5}In_{0.5}Pのエッチングストップ層8、3μmのp型Al_{0.5}Ga_{0.5}Asの光散乱層9をMOCVD(有機金属気相成長)法により積層する。

ここで、n型Al_{0.5}In_{0.5}Pとn型(Al_{0.2}Ga_{0.8})_{0.5}In_{0.5}Pの交互20ペア積層からなるDBR3は、反射スペクトルの中心が650nmになるようにする。また、量子井戸活性層5の発光ピーク波長も650nmになるようにする。

【0021】

次に、図4(B)に示すように、ウエハ表面にCVD法によってSiO₂膜10を形成し、フォトリソグラフィーおよび希釈HFによるエッチングによって図4(

A)の如き $70\text{ }\mu\text{m}\phi$ の円形状の電流経路を形成する。

その後、図2に示すように、p型 $\text{Al}_{0.5}\text{Ga}_{0.5}\text{As}$ の光散乱層9および SiO_2 膜10上に $\text{AuZn}/\text{Mo}/\text{Au}$ をスパッタし、フォトリソグラフィーによるパターンングにより表面電極を形成し、続いて熱処理してp型電極11を得る。

さらに、p型電極11が形成されていない $70\text{ }\mu\text{m}\phi$ の円形状の電流経路内のp型 $\text{Al}_{0.5}\text{Ga}_{0.5}\text{As}$ 光散乱層9の表面に、フォトリソグラフィーおよび硫酸/過酸化水素系エッチャントによって $5\text{ }\mu\text{m}$ ピッチの格子パターンを形成する。このとき、エッチングは、p型 $(\text{Al}_{0.2}\text{Ga}_{0.8})_{0.5}\text{In}_{0.5}\text{P}$ のエッチングストップ層8に達するまで行なって格子パターンの深さを制御する。最後に、GaAs基板1の裏面を略 $280\text{ }\mu\text{m}$ まで研磨し、この研磨した面に AuGe/Au を蒸着した後、熱処理してn型電極12を形成する。

【0022】

図5は、表面が粗面化された上記第1実施形態の半導体発光素子と、表面が粗面化されていない従来の半導体発光素子とについて、その発光ピーク波長を放射角を変化させて測定した結果を示している。第1実施形態の半導体発光素子は、表面に設けたp型 $\text{Al}_{0.5}\text{Ga}_{0.5}\text{As}$ の光散乱層9に $5\text{ }\mu\text{m}$ ピッチで格子パターンが形成されているので、図中の三角印で示す従来の粗面化されていない半導体発光素子に比して、図中の丸印で示すように、発光波長の放射角依存性が小さくなっている。

多層反射膜であるDBR3は、全膜厚が略 $2\text{ }\mu\text{m}$ であるが、この程度の厚さならGaAs基板1との熱膨張率差による基板の反りやダークラインの発生は認められない。また、DBR3の層数を20ペアにすることによって略90%の高反射率を実現している。

上記半導体発光素子について、温度 80° 、湿度85%中で 50 mA の通電試験を行なったところ、1000時間経過後の光出力が初期の90%であった。また、上記半導体発光素子は、電流狭窄構造になっているので、内部量子効率、外部出射効率が共に高く、初期光出力は 20 mA で 1.6 mW と高い値を示した。

【0023】

(実施形態2)

図6(A),(B)は、本発明の第2の実施形態であるAlGaInP系の半導体発光素子の平面図およびそのb-b線断面図である。図6(A),(B)において、21はn型のGaAs基板、22はn型のGaAsバッファ層、23はn型のAlAsとn型のAl_{0.5}Ga_{0.5}Asを交互に30ペア積層してなるDBR、24はn型のAl_{0.5}In_{0.5}Pからなる第1クラッド層、25は80Å厚のGaInPからなる2つの井戸層の間と両側に(Al_{0.5}Ga_{0.5})_{0.5}In_{0.5}Pのバリア層を設けてなる量子井戸活性層、26はp型のAl_{0.5}In_{0.5}Pからなる第2クラッド層、27はp型のAl_{0.5}Ga_{0.5}Asからなる電流拡散層、28はp型電極、29は基板裏面のn型電極である。

【0024】

図7、図8および図9(A),(B)は、図6の半導体発光素子の製造工程を示しており、図9(B)は平面図である図9(A)のb-b線断面図である。

上記半導体発光素子は、図7に示すように、(100)から法線が[011]方向に15°だけ傾斜した表面をもつn型のGaAs基板21上に、順次、1μm厚のn型GaAsバッファ層22、n型AlAsとn型Al_{0.5}Ga_{0.5}Asの交互30ペア積層からなるDBR23、n型Al_{0.5}In_{0.5}Pの第1クラッド層24、量子井戸活性層25、p型Al_{0.5}In_{0.5}Pの第2クラッド層26、10μm厚のp型Al_{0.5}Ga_{0.5}Asの電流拡散層27をMOCVD法により積層する。

ここで、n型AlAsとn型Al_{0.5}Ga_{0.5}Asの交互30ペア積層からなるDBR23は、反射スペクトルの中心が650nmになるようにする。また、量子井戸活性層25の発光ピーク波長も650nmになるようにする。

【0025】

次に、図8に示すように、10μm厚のp型Al_{0.5}Ga_{0.5}Asからなる電流拡散層27の表面を、出射光を散乱させるべく数μmだけ研磨して粗面化する。

さらに、図9に示すようにp型Al_{0.5}Ga_{0.5}Asの電流拡散層27上にAuZn/Mo/Auをスパッタし、フォトリソグラフィーによるパターニングにより中央に突出する円形の表面電極を形成し、続いて熱処理してp型電極28を得る。

最後に、図6(B)に示すように、GaAs基板21の裏面を略280μmまで研磨し、この研磨した面にAuGe/Auを蒸着した後、熱処理してn型電極29を形成

する。

【0026】

こうして得られた第2実施形態の半導体発光素子は、ウエハ表面を研磨により粗面化するので、第1実施形態の粗面化に要した複雑なフォトリソグラフィーの工程が不要になるから、工程を簡略化することができる。上記半導体発光素子の発光波長の放射角依存性は、図5で第1実施形態について述べたと同様、十分小さくなっている。また、多層反射膜であるDBR23は、n型AlAsとn型Al_{0.5}Ga_{0.5}Asの交互層の層数を30ペアにしているので、99%の反射率を実現できる。なお、第1実施形態のDBR3は、AlGaInP系の材料からなるため、GaAsからなる基板1との熱膨張率の差が大きく、30ペアも積層すると結晶中に転位が発生しやすくなって、ダークラインや基板の反りなどの欠陥が生じる。これに対し、第2実施形態のDBR23は、GaAs基板21と熱膨張率が近いAlGaAs系の材料からなるので、ダークラインや基板の反りなどの問題は生じない。

第2実施形態の半導体発光素子についても、第1実施形態と同様、温度80°、温度85%中で50mAの通電試験を行ない、1000時間経過後の光出力が初期の90%という結果が得られた。また、初期の20mAでの光出力が1.0mWであり、この値は、第2実施形態が電流狭窄構造でないため、光取出し効率が第1実施形態に比べて略4割低下することを考慮すれば、十分高いといえる。

【0027】

(実施形態3)

図10(A),(B)は、本発明の第3の実施形態であるAlGaInP系の半導体発光素子の平面図およびそのb-b線断面図である。図10(A),(B)において、41はn型のGaAs基板、42はn型のGaAsバッファ層、43はn型のAlAsとn型のAl_{0.7}Ga_{0.3}Asを交互に70ペア積層してなるDBR、44はn型のAl_{0.5}In_{0.5}Pからなる第1クラッド層、45は80Å厚の(Al_{0.3}Ga_{0.7})_{0.5}In_{0.5}Pからなる4つの井戸層の間と両側に(Al_{0.5}Ga_{0.5})_{0.5}In_{0.5}Pのバリア層を設けてなる量子井戸活性層、46はp型のAl_{0.5}In_{0.5}Pからなる第2クラッド層、47はp型のAlGaInPからなる中間層、48はp型のAlGaInPから

なる第1電流拡散層、49はn型のAlGaInPからなる電流狭窄層、51はp型のAlGaInPからなる第2電流拡散層、52はp型電極、53は基板裏面のn型電極である。

【0028】

図11、図12(A),(B)および図13(A),(B)は、図10の半導体発光素子の製造工程を示しており、図12(B),図13(B)は平面図である夫々図12(A),図13(A)のb-b線断面図である。

上記半導体発光素子は、図11に示すように、(100)から法線が[011]方向に15°だけ傾斜した表面をもつn型のGaAs基板41上に、順次、1μm厚のn型GaAsバッファ層42、n型AlAsとn型Al_{0.7}Ga_{0.3}Asの交互70ペア積層からなるDBR43、n型Al_{0.5}In_{0.5}Pの第1クラッド層44、量子井戸活性層45、p型Al_{0.5}In_{0.5}Pの第2クラッド層46、0.15μm厚のp型AlGaInPの中間層47、1μm厚のp型AlGaInPの第1電流拡散層48、0.3μm厚のn型AlGaInPの電流狭窄層49、0.01μm厚のn型GaAsのキャップ層50をMOCVD法により積層する。

ここで、n型AlAsとn型Al_{0.7}Ga_{0.3}Asの交互70ペア積層からなるDBR43は、反射スペクトルの中心が570nmになるようにする。また、量子井戸活性層45の発光ピーク波長も570nmになるようにする。

【0029】

次に、n型GaAsのキャップ層50を硫酸／過酸化水素系エッチャントで除去した後、図12(A),(B)に示すように、フォトリソグラフィーおよび硫酸／過酸化水素系エッチャントにより、n型AlGaInPの電流狭窄層49の中央をp型AlGaInPの第1電流拡散層48に達するまでエッチングして、70μmφの円形状の電流経路を形成する。

その後、図13に示すように、n型AlGaInPの電流狭窄層49およびp型AlGaInPの第1電流拡散層48上に7μm厚のp型AlGaInPの第2電流拡散層51を再成長させる。

さらに、図10(B)に示すように、p型AlGaInPの第2電流拡散層51上にAuBe/Auを蒸着し、フォトリソグラフィーおよびAuエッチャントによるエ

ツチングによって図10(A)の如き表面電極を形成した後、熱処理してp型電極52を得る。

次いで、ウエハを65～70℃の塩酸中で煮沸して、p型電極52で覆われていないp型AlGaInPの第2電流拡散層51の表面を粗面化する。最後に、GaAs基板41の裏面を略280μmまで研磨し、この研磨した面にAuGe/Auを蒸着した後、熱処理してn型電極53を形成する。

【0030】

こうして得られた第3実施形態の半導体発光素子は、ウエハを塩酸中で煮沸して表面を粗面化しているので、第2実施形態の場合のようにウエハをシートや他のウエハ等に貼り付けて研磨した後、取り外して洗浄するという工程が不要になるから、工程を簡略化することができる。上記半導体発光素子の発光波長の放射角依存性は、既述の第1, 第2実施態様と同じく十分小さくなっている。また、DBR43の層数を70ペアにしているので、99%以上の反射率を実現できる。なお、第3実施形態のDBR43は、GaAs基板41と熱膨張率が近いAlGaAs系の材料からなるので、その全厚が略7μmと第1実施形態の場合よりも更に厚くなっていても、ダークラインや基板の反りなどの問題は生じない。

第3実施形態の半導体発光素子についても、第1, 第2実施形態と同様、温度80℃, 温度85%中で50mAの通電試験を行ない、1000時間経過後の光出力が初期の105%という結果が得られた。また、初期光出力は、図10(A)と図2(A)を比較すれば判るように、発光部上の枝状電極の面積を第1実施形態の場合よりも小さくしているので、光取り出し効率が略1割だけ向上して、0.4mWと570nmの発光波長の発光ダイオードとしては高い値を示した。

【0031】

(実施態様4)

図14(A), (B)は、本発明の第4の実施形態であるAlGaInP系の半導体発光素子の平面図およびそのb-b線断面図である。図14(A), (B)において、61はn型のGaAs基板、62はn型のGaAsバッファ層、63はn型のAlAsとn型のAl_{0.5}Ga_{0.5}Asを交互に30ペア積層してなるDBR、64はn型のAl_{0.5}In_{0.5}Pからなる第1クラッド層、65は80Å厚でGaInPの井戸層を(A

$\text{Al}_{0.5}\text{Ga}_{0.5}\text{In}_{0.5}\text{P}$ のバリア層で挟んでなる量子井戸活性層、66はp型の $\text{Al}_{0.5}\text{In}_{0.5}\text{P}$ からなる第2クラッド層、67はp型の AlGaInP からなる中間層、68はp型の AlGaInP からなる第1電流拡散層、69はn型の AlGaInP からなる電流狭窄層、71はp型の AlGaInP からなる第2電流拡散層、72はp型電極、73は基板裏面のn型電極である。

【0032】

図15、図16(A),(B)および図17(A),(B)は、図14の半導体発光素子の製造工程を示しており、図16(B),図17(B)は平面図である夫々図16(A),図17(A)のb-b線断面図である。

上記半導体発光素子は、図15に示すように、(100)から法線が[011]方向に15°だけ傾斜した表面をもつn型のGaAs基板61上に、順次、1μm厚のn型GaAsバッファ層62、n型AlAsとn型 $\text{Al}_{0.5}\text{Ga}_{0.5}\text{As}$ の交互30ペア積層からなるDBR63、n型 $\text{Al}_{0.5}\text{In}_{0.5}\text{P}$ の第1クラッド層64、量子井戸活性層65、p型 $\text{Al}_{0.5}\text{In}_{0.5}\text{P}$ の第2クラッド層66、0.15μm厚のp型 AlGaInP の中間層67、1μm厚のp型 $\text{Al}_{0.01}\text{Ga}_{0.98}\text{In}_{0.01}\text{P}$ の第1電流拡散層68、0.3μm厚のn型 $\text{Al}_{0.01}\text{Ga}_{0.98}\text{In}_{0.01}\text{P}$ の電流狭窄層69、0.01μm厚のn型GaAsのキャップ層70をMOCVD法により積層する。

ここで、n型AlAsとn型 $\text{Al}_{0.5}\text{Ga}_{0.5}\text{As}$ の交互30ペア積層からなるDBR63は、反射スペクトルの中心が650nmになるようにする。また、量子井戸活性層65の発光ピーク波長も650nmになるようにする。

【0033】

次に、n型GaAsのキャップ層70を硫酸／過酸化水素系エッチャントで除去した後、図16(A),(B)に示すように、フォトリソグラフィーおよび硫酸／過酸化水素系エッチャントにより、n型 $\text{Al}_{0.01}\text{Ga}_{0.98}\text{In}_{0.01}\text{P}$ の電流狭窄層69の中央をp型 $\text{Al}_{0.01}\text{Ga}_{0.98}\text{In}_{0.01}\text{P}$ の第1電流拡散層68に達するまでエッティングして、 $70\mu\text{m}\phi$ の円形状の電流経路を形成する。

その後、図17(B)に示すように、n型 $\text{Al}_{0.01}\text{Ga}_{0.98}\text{In}_{0.01}\text{P}$ の電流狭窄層69およびp型 $\text{Al}_{0.01}\text{Ga}_{0.98}\text{In}_{0.01}\text{P}$ の第1電流拡散層68上に7μm厚のp型 $\text{Al}_{0.01}\text{Ga}_{0.98}\text{In}_{0.01}\text{P}$ の第2電流拡散層71を再成長させる。この段階

でGaAs基板61の格子定数に比して略3.6%格子定数の小さいAl_{0.01}Ga_{0.9}I_{0.01}Pの各層68,69,71が、p型AlGaInP中間層67上に合計略8μmの厚さで形成されているので、この格子定数の差によってウエハ表面、つまりp型Al_{0.01}Ga_{0.98}I_{0.01}Pの第2電流拡散層71の表面は粗面になる。

【0034】

さらに、図14(B)に示すように、p型Al_{0.01}Ga_{0.98}I_{0.01}Pの第2電流拡散層71上にAuBe/Auを蒸着し、フォトリソグラフィーおよびAuエッチャントによるエッチングによって図14(A)の如き表面電極を形成した後、熱処理してp型電極72を得る。

最後に、GaAs基板61の裏面を略280μmまで研磨し、この研磨した面にAuGe/Auを蒸着した後、熱処理してn型電極73を形成する。

【0035】

こうして得られた第4実施形態の半導体発光素子は、発光層である量子井戸活性層65上にGaAs基板61に対して格子定数が0.5%以上異なるAl_yGa_zIn_{1-y-z}P(0≤y≤1, 0≤z≤1)層を含む3つの半導体層68,69,71を形成してウエハ表面を粗面化するので、第1~3実施形態の場合のように結晶成長後にウエハ表面を粗面化する別途工程が不要になるから、工程を簡略化することができる。

第4実施形態の半導体発光素子についても、第1~第3実施形態と同様、温度80℃,温度85%中で50mAの通電試験を行ない、1000時間経過後の光出力が初期の90%という結果が得られた。また、初期光出力は20mAで1.7mWと十分高い値を示した。

【0036】

図18は、上記第4実施形態の半導体発光素子について発光ピーク波長の放射角依存性を測定した結果を示す図5と同様の図である。第4実施形態の半導体発光素子では、格子定数差によるウエハ表面の粗面化の程度が他の実施形態よりも小さいため、発光波長の放射角依存性は、図中の丸印で示すように図中の三角印の粗面化なしの場合よりは格段に良いが、僅かに傾いていて他の実施形態に比して依存性が大きくなっている。

【0037】

【発明の効果】

以上の説明で明らかなように、請求項1の半導体発光素子は、GaAs基板上に多層反射膜と発光層が形成され、上記多層反射膜がGaAs基板と発光層の間に位置し、発光層から表面に向う光が放射角依存性をもつ半導体発光素子において、上記発光層上に層数が1以上の半導体層が形成され、この半導体層の表面が粗面であるので、発光層から放射された光が半導体発光素子からその外部に出射されるときに多方向に散乱されるので発光波長の放射角依存性を小さくすることができる。

【0038】

請求項2の半導体発光素子は、請求項1に記載の半導体発光素子において、上記GaAs基板上に形成される発光層が、単層あるいは複数層からなる $Al_yGa_zI_{n_{1-y-z}}P$ ($0 \leq y \leq 1$ 、 $0 \leq z \leq 1$)であるので、550nmから680nm程度で発光する半導体発光素子を得ることができる。

【0039】

請求項3の半導体発光素子の製造方法は、GaAs基板上に多層反射膜と発光層が形成され、上記多層反射膜がGaAs基板と発光層の間に位置し、発光層から表面に向う光が放射角依存性をもつ半導体発光素子の製造方法において、上記発光層上に層数が1以上の半導体層を形成する工程と、その後にウエハ表面を粗面化する工程を有するので、多層反射膜の反射率を落とすことなく発光層から放射された光を半導体発光素子からその外部に出射されるときに多方向に散乱させて発光波長の放射角依存性を小さくすることができる。

【0040】

請求項4の半導体発光素子の製造方法は、請求項3に記載の半導体発光素子の製造方法において、上記ウエハ表面を粗面化する工程が、フォトリソグラフィーおよびエッチングによってウエハ表面に光を散乱するパターンを形成する工程を含むので、フォトリソグラフィーおよびエッチングによりウエハ表面に光を散乱するような微細パターンが形成されるから、精度の高いパターン形成が可能である。

【0041】

請求項5の半導体発光素子の製造方法は、請求項3に記載の半導体発光素子の製造方法において、上記ウエハ表面を粗面化する工程が、ウエハ表面を研磨する工程を含むので、請求項4の半導体発光素子の製造方法に比較してフォトリソグラフィーの工程がないから、より簡単な方法で半導体発光素子を製造できる。

【0042】

請求項6の半導体発光素子の製造方法は、請求項3に記載の半導体発光素子の製造方法において、上記発光層上に層数が1以上の半導体層を形成する工程が、発光層上に $\text{Al}_y\text{Ga}_z\text{In}_{1-y-z}\text{P}$ ($0 \leq y \leq 1$ 、 $0 \leq z \leq 1$)層を含む半導体層を形成する工程を含み、上記ウエハ表面を粗面化する工程は、塩酸中でウエハを煮沸する工程を含むので、粗面化の際にウエハを保持する別の基板やシート等への貼り付け工程および洗浄工程が不要になるから、請求項5の製造方法より簡単化することができる。

【0043】

請求項7の半導体発光素子の製造方法は、GaAs基板上に多層反射膜と発光層が形成され、上記多層反射膜がGaAs基板と発光層の間に位置し、発光層から表面に向う光が放射角依存性をもつ半導体発光素子の製造方法において、上記発光層上にGaAs基板に対して格子定数が0.5%以上異なる $\text{Al}_y\text{Ga}_z\text{In}_{1-y-z}\text{P}$ ($0 \leq y \leq 1$ 、 $0 \leq z \leq 1$)層を含む層数が1以上の半導体層を形成することによってウエハ表面を粗面化するので、一連の結晶成長のみによってウエハ表面が粗面化できるから、結晶成長の後に別途ウエハ表面を粗面化する工程が不要になり、請求項3, 4, 5, 6の製造方法よりも工程を簡略化することができる。

【図面の簡単な説明】

【図1】 ウエハ表面の粗面化による光散乱を平坦面と比較して示す模式図である。

【図2】 本発明の第1実施形態による半導体発光素子の平面図およびそのb-b線断面図である。

【図3】 第1実施形態の半導体発光素子の製造工程を示す断面図である。

【図4】 第1実施形態の半導体発光素子の製造工程を示す平面図およびそ

のb-b線断面図である。

【図5】 第1実施形態の半導体発光素子のピーク波長の放射角依存性を示す図である。

【図6】 本発明の第2実施形態による半導体発光素子の平面図およびそのb-b断面図である。

【図7】 第2実施形態の半導体発光素子の製造工程を示す断面図である。

【図8】 第2実施形態の半導体発光素子の製造工程を示す断面図である。

【図9】 第2実施形態の半導体発光素子の製造工程を示す平面図およびそのb-b断面図である。

【図10】 本発明の第3実施形態による半導体発光素子の平面図およびそのb-b線断面図である。

【図11】 第3実施形態の半導体発光素子の製造工程を示す断面図である。

【図12】 第3実施形態の半導体発光素子の製造工程を示す平面図およびそのb-b線断面図である。

【図13】 第3実施形態の半導体発光素子の製造工程を示す表面図およびそのb-b線断面図である。

【図14】 本発明の第4実施形態による半導体発光素子の平面図およびそのb-b線断面図である。

【図15】 第4実施形態の半導体発光素子の製造工程を示す断面図である。

【図16】 第4実施形態の半導体発光素子の製造工程を示す平面図およびそのb-b線断面図である。

【図17】 第4実施形態の半導体発光素子の製造工程を示す平面図およびそのb-b線断面図である。

【図18】 第4実施形態の半導体発光素子のピーク波長の放射角依存性を示す図である。

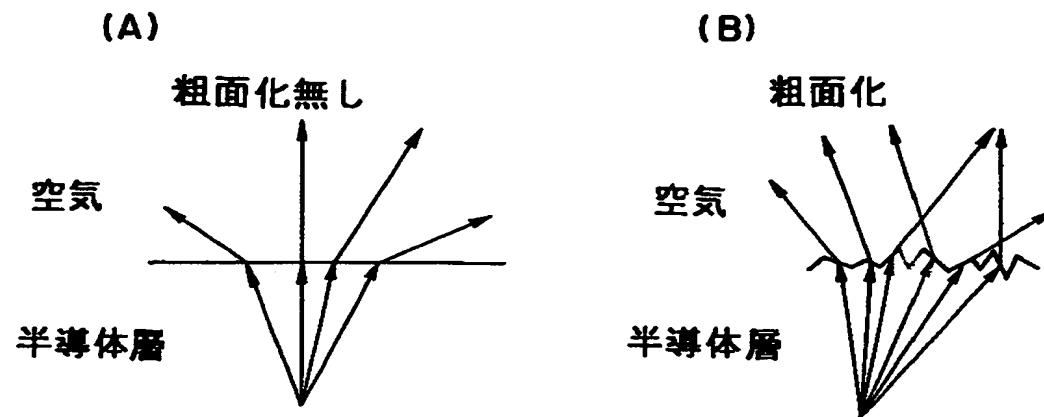
【符号の説明】

1, 2 1, 4 1, 6 1 n型GaAs基板

- 2,22,42,62 n型GaAsバッファ層
 3 n型DBR(n型AlGaInP系多層反射層)
 4,24,44,64 n型Al_{0.5}In_{0.5}Pクラッド層
 5,25,45,65 量子井戸活性層
 6,26,46,66 p型Al_{0.5}In_{0.5}Pクラッド層
 7,27 p型Al_{0.5}Ga_{0.5}As電流拡散層
 8 p型(Al_{0.2}Ga_{0.8})_{0.5}In_{0.5}Pエッチングストップ層
 9 p型Al_{0.5}Ga_{0.5}Asの光散乱層光散乱層
 10 SiO₂膜
 11,28,52,72 p型電極
 12,29,53,73 n型電極
 23,43,63 n型DBR(n型AlGaAs系多層反射層)
 47,67 p型AlGaInP中間層
 48,68 p型AlGaInP第1電流拡散層
 49,69 n型AlGaInP電流狭窄層
 50,70 n型GaAsキャップ層
 51,71 p型AlGaInP第2電流拡散層

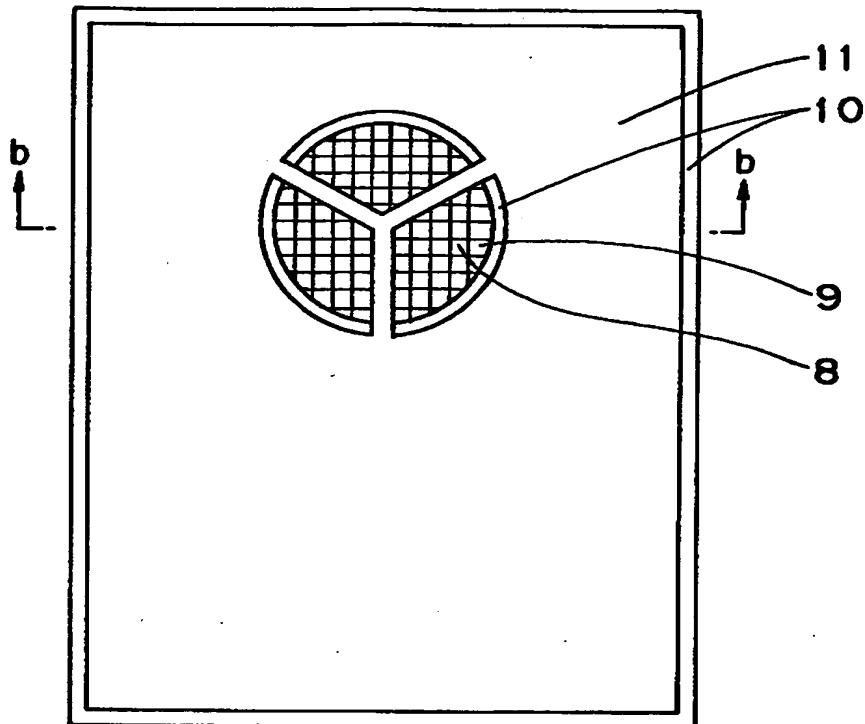
【書類名】 図面

【図1】

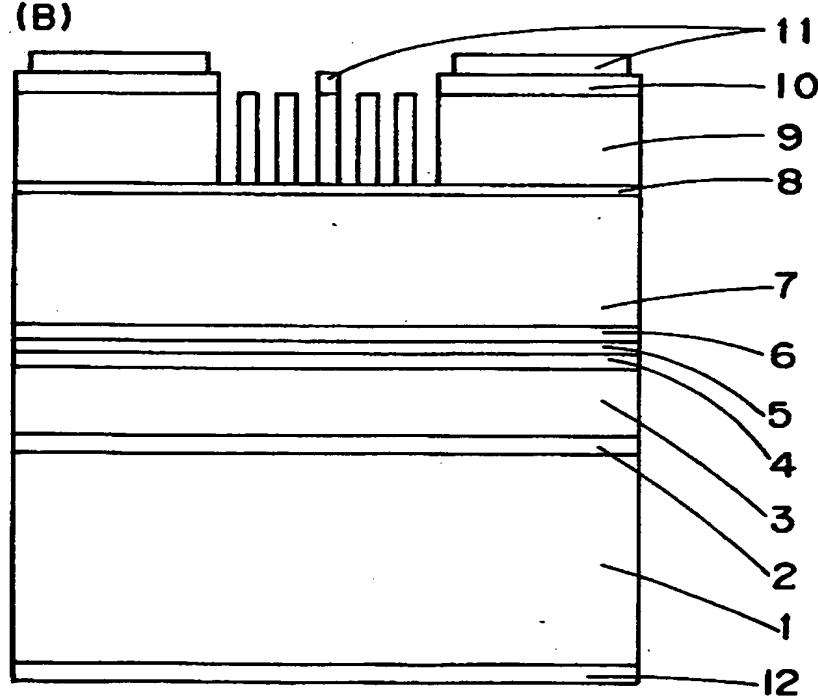


【図2】

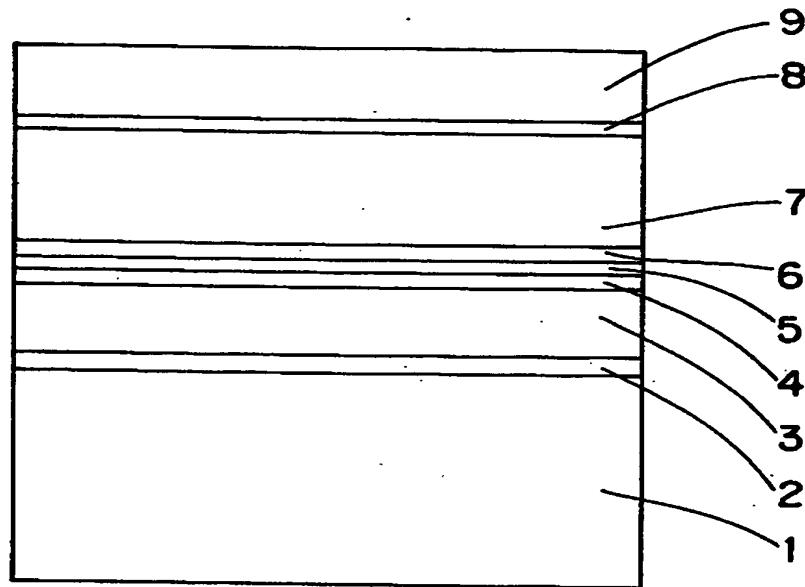
(A)



(B)

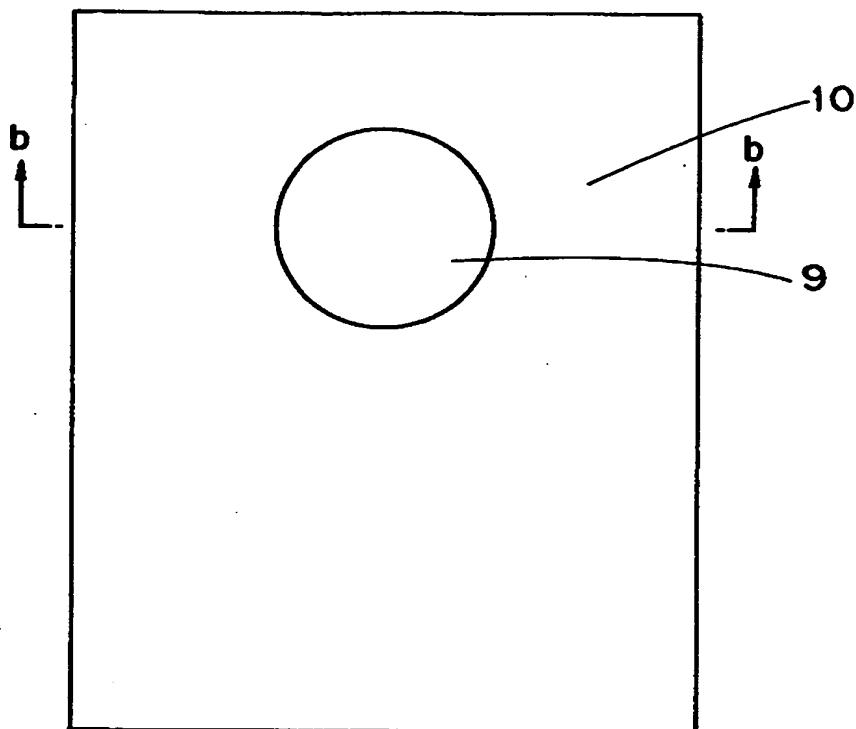


【図3】

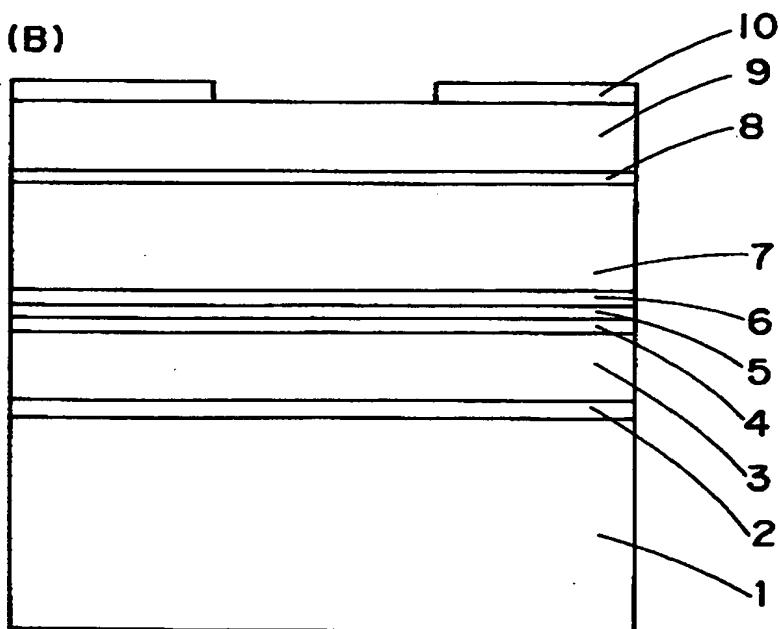


【図4】

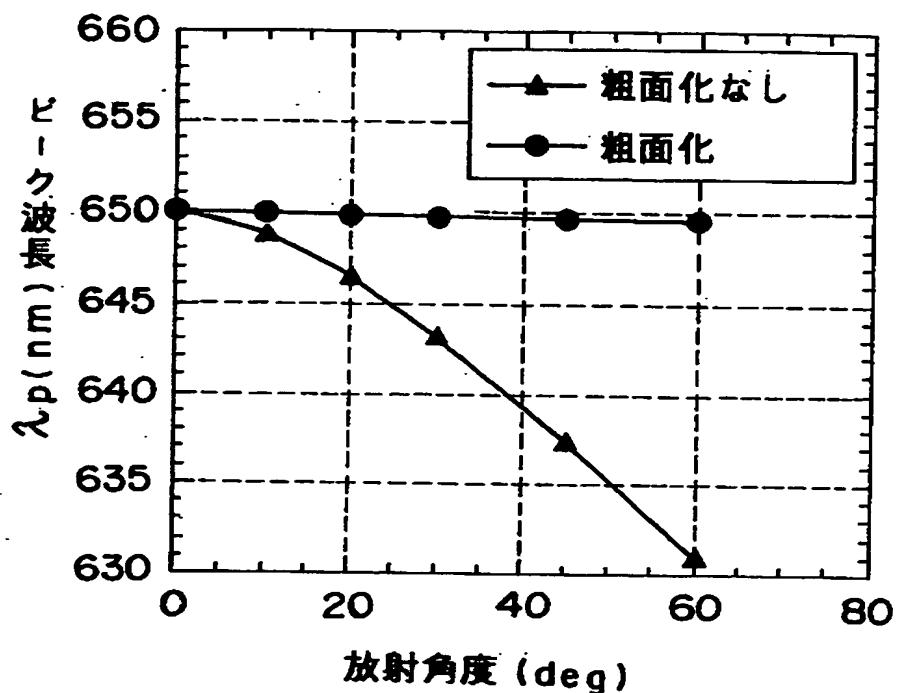
(A)



(B)

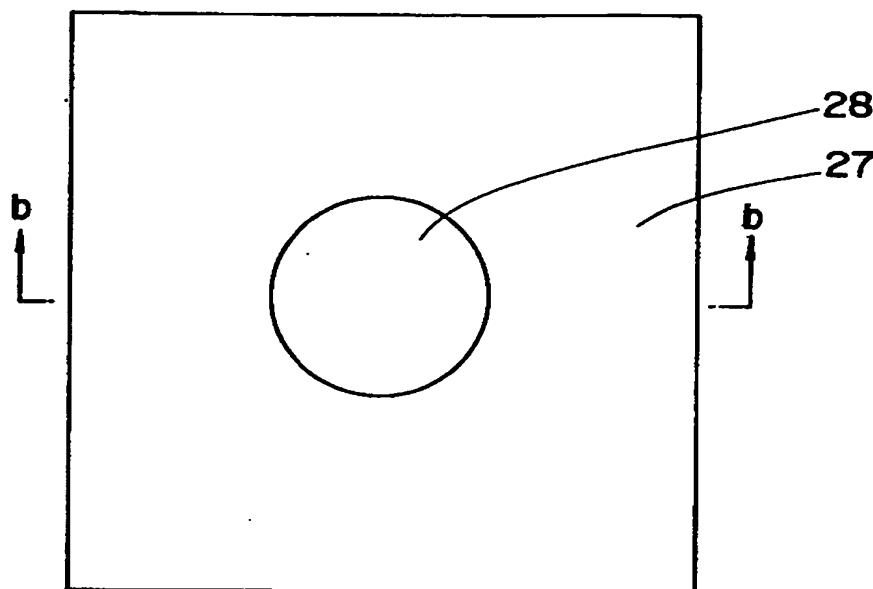


【図5】

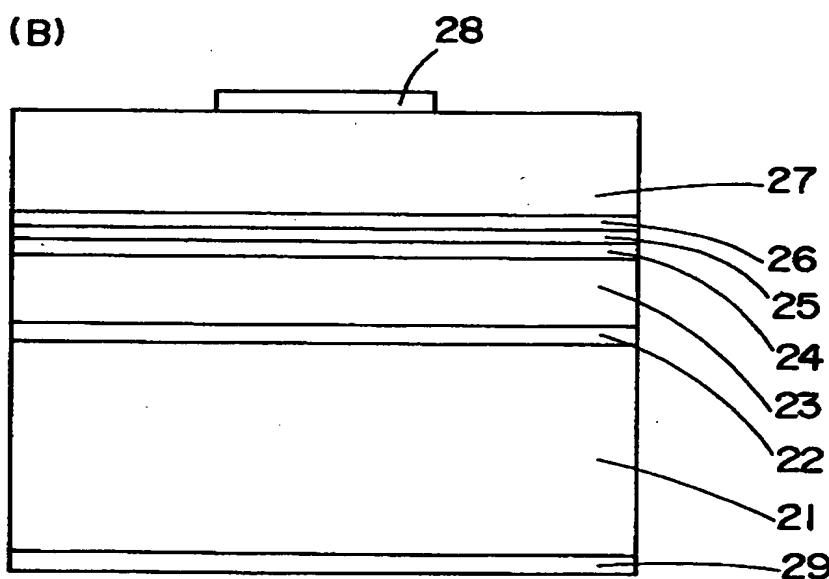


【図6】

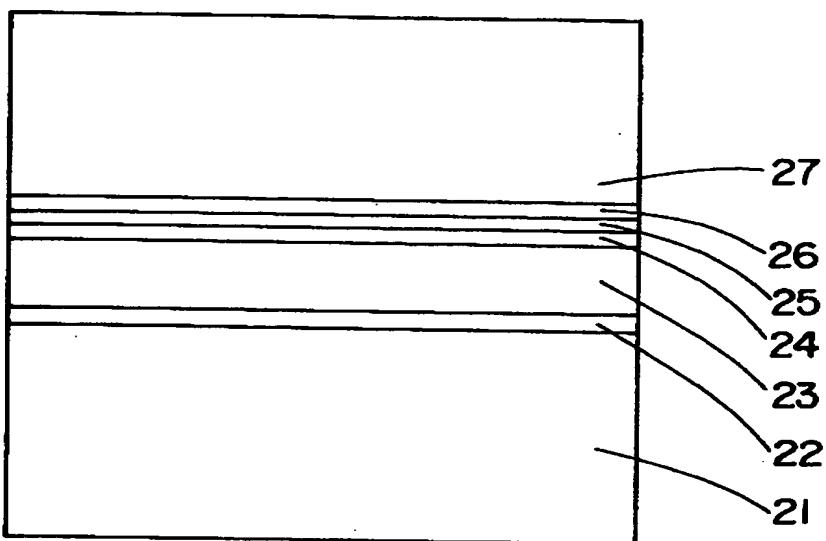
(A)



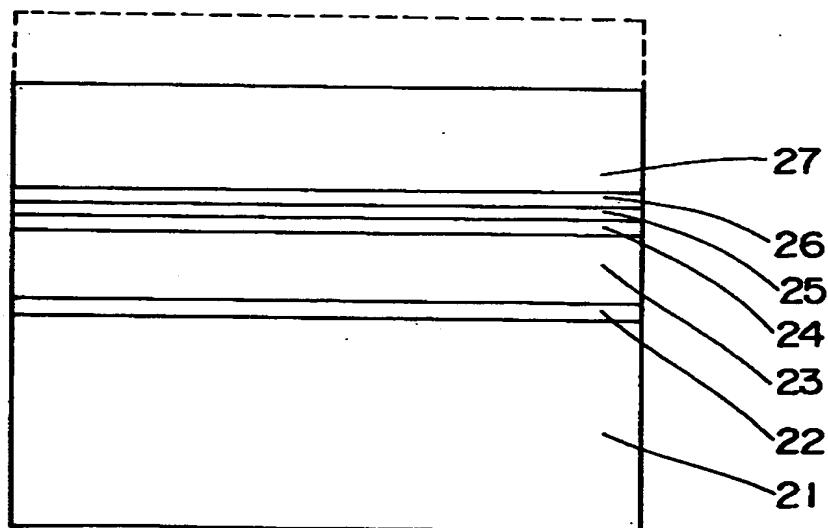
(B)



【図7】

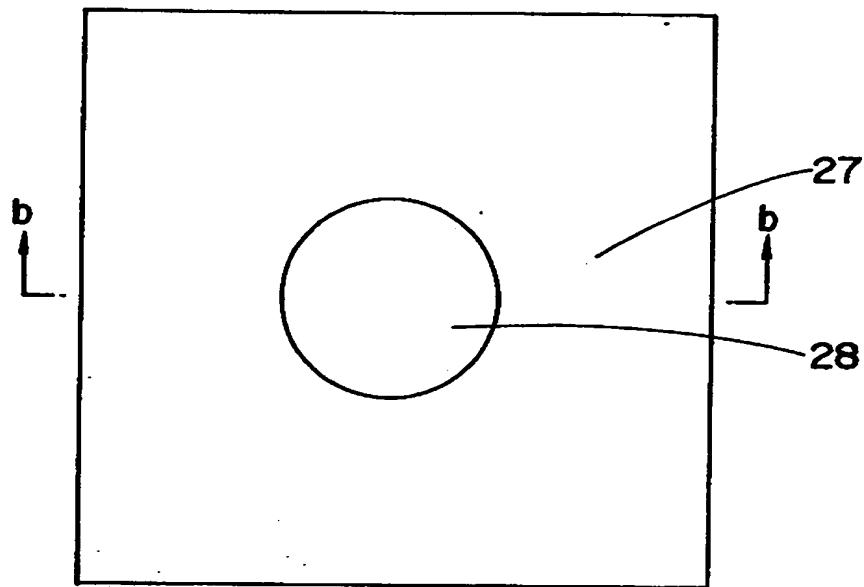


【図8】

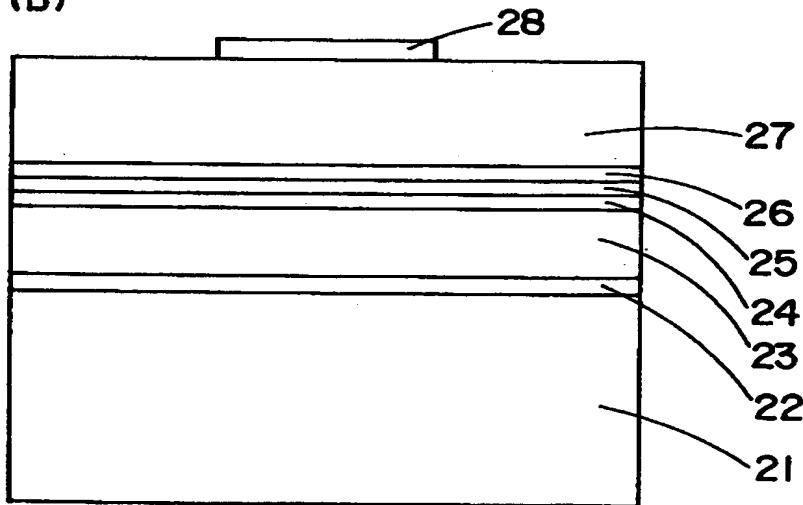


【図9】

(A)

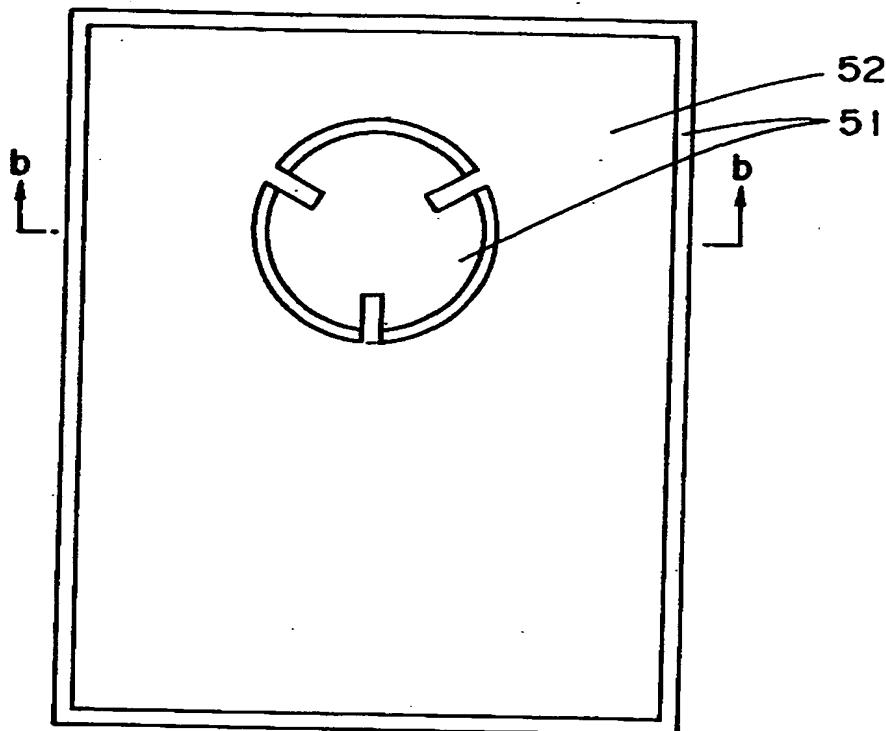


(B)

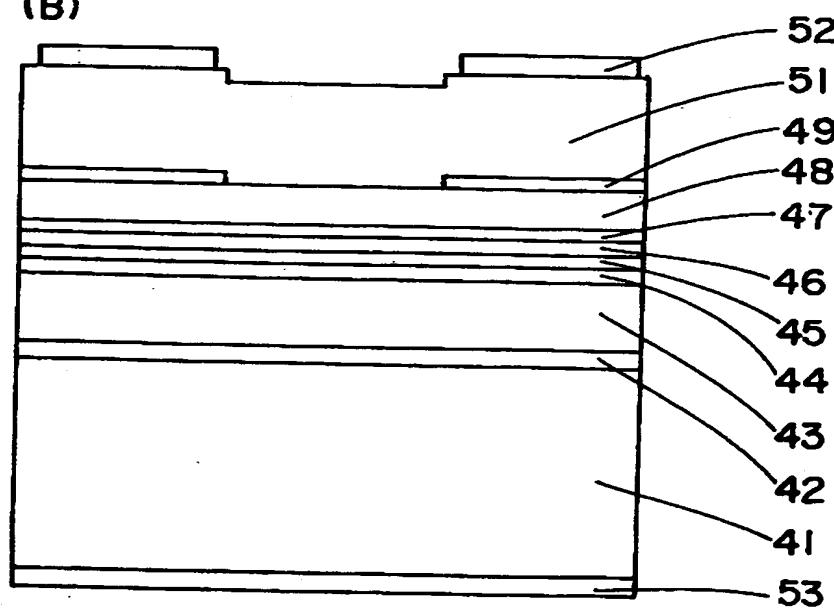


【図10】

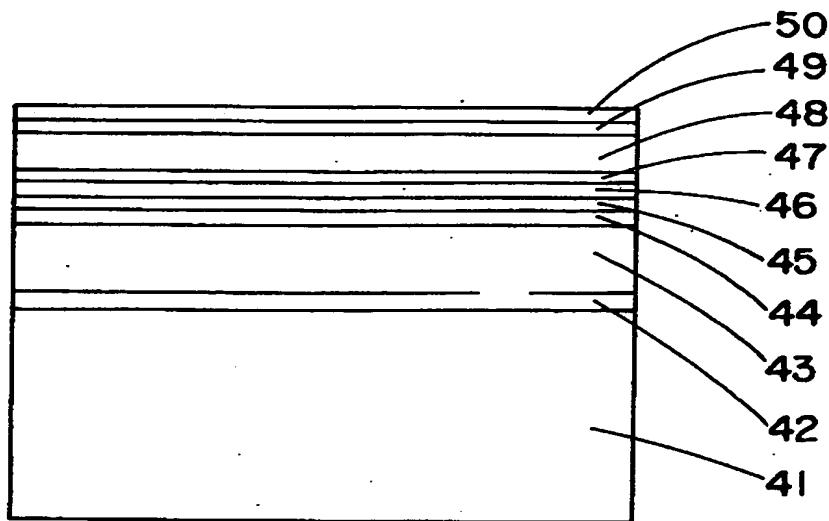
(A)



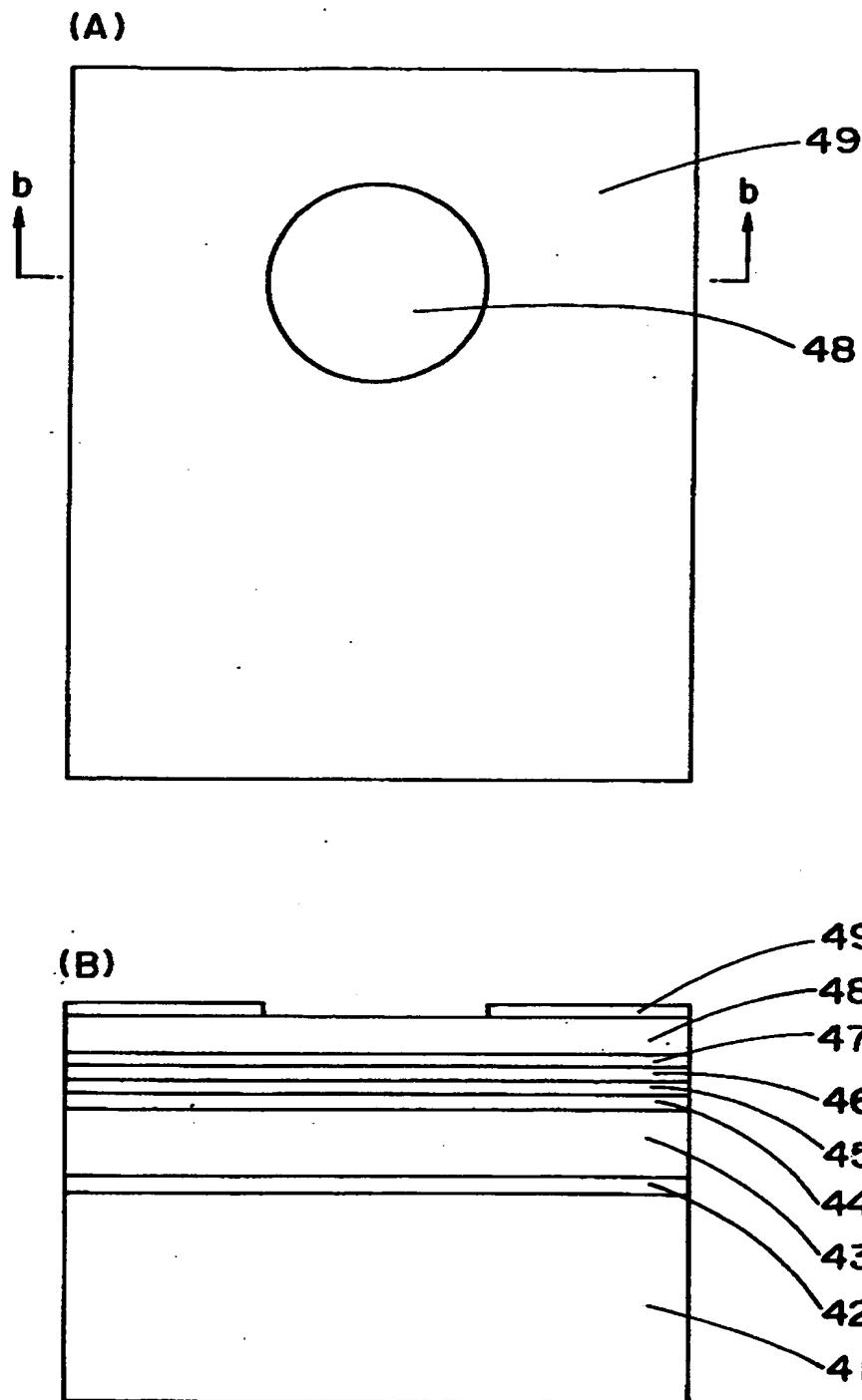
(B)



【図11】

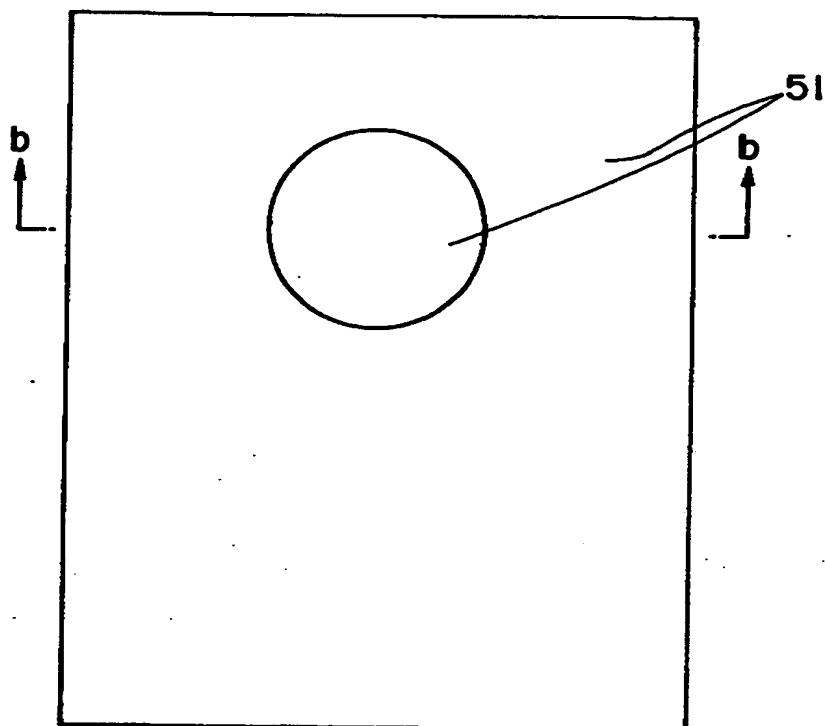


【図12】

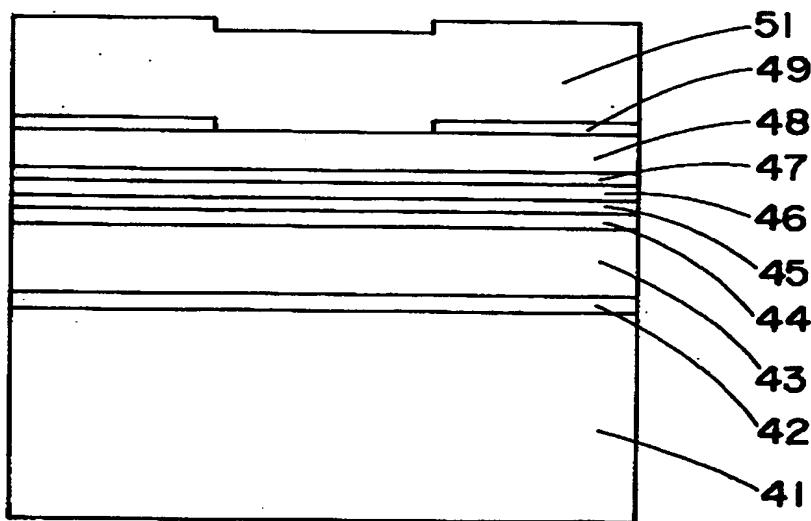


【図13】

(A)

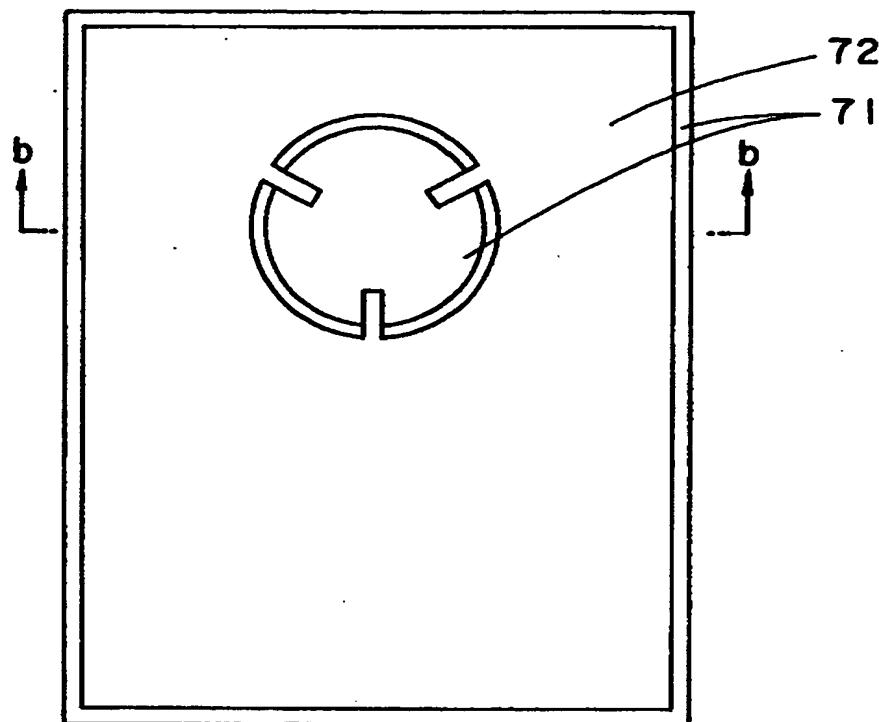


(B)



【図14】

(A)



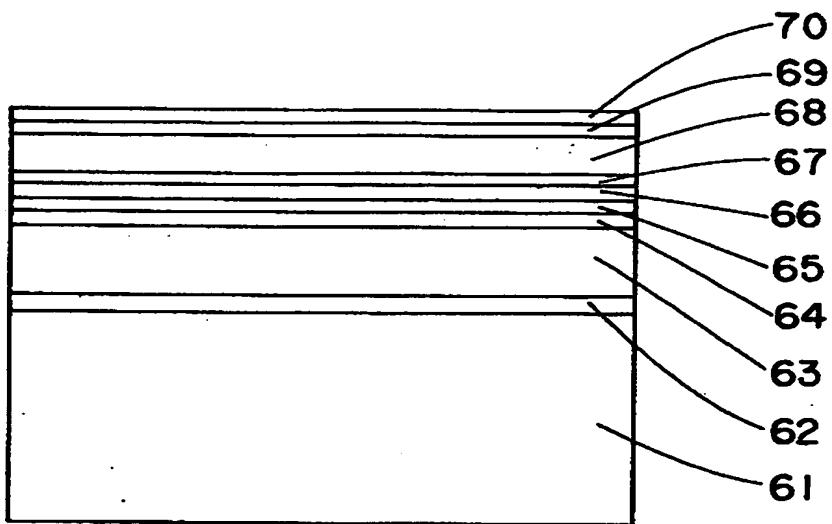
(B)

Diagram (B) shows a cross-sectional view of a stack of layers. From top to bottom, the layers are labeled: 72, 71, 69, 68, 67, 66, 65, 64, 63, 62, 61, and 73.

13

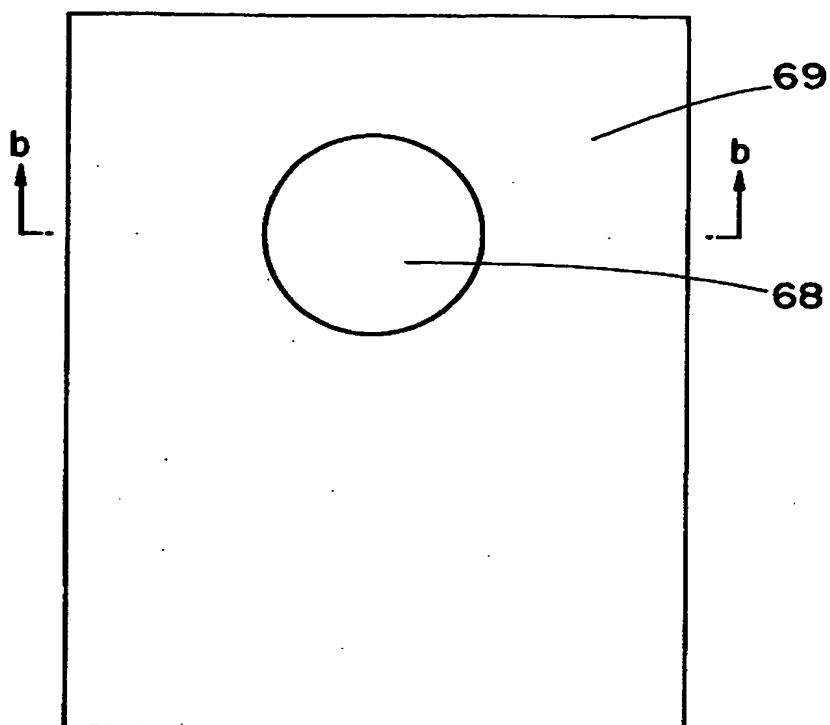
出証特2000-3111554

【図15】

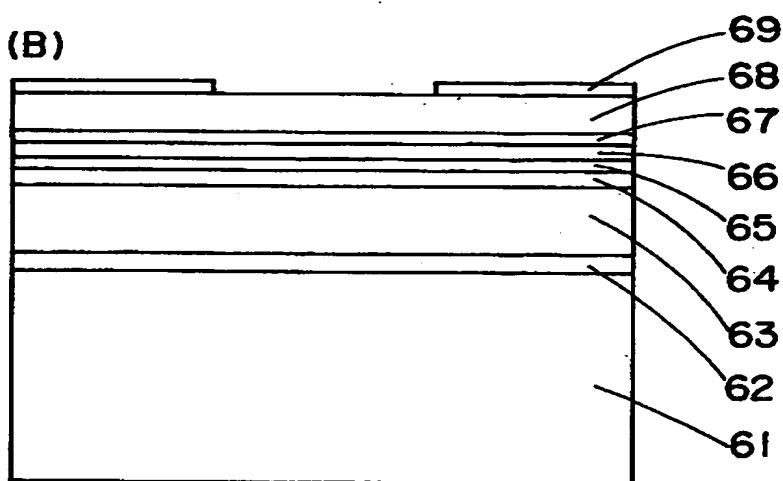


【図16】

(A)

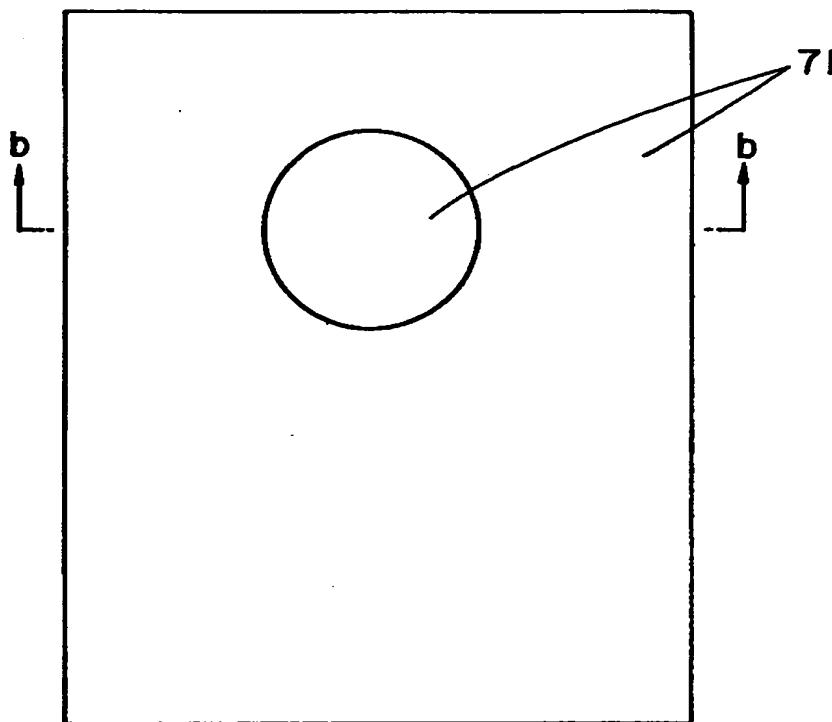


(B)

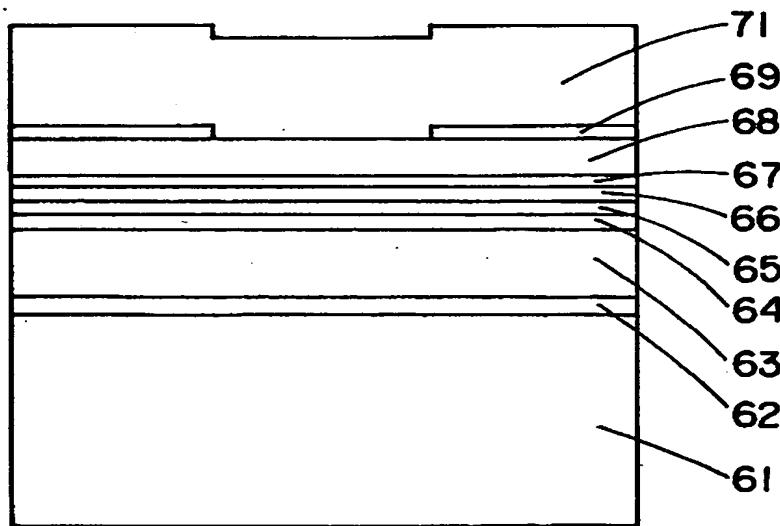


【図17】

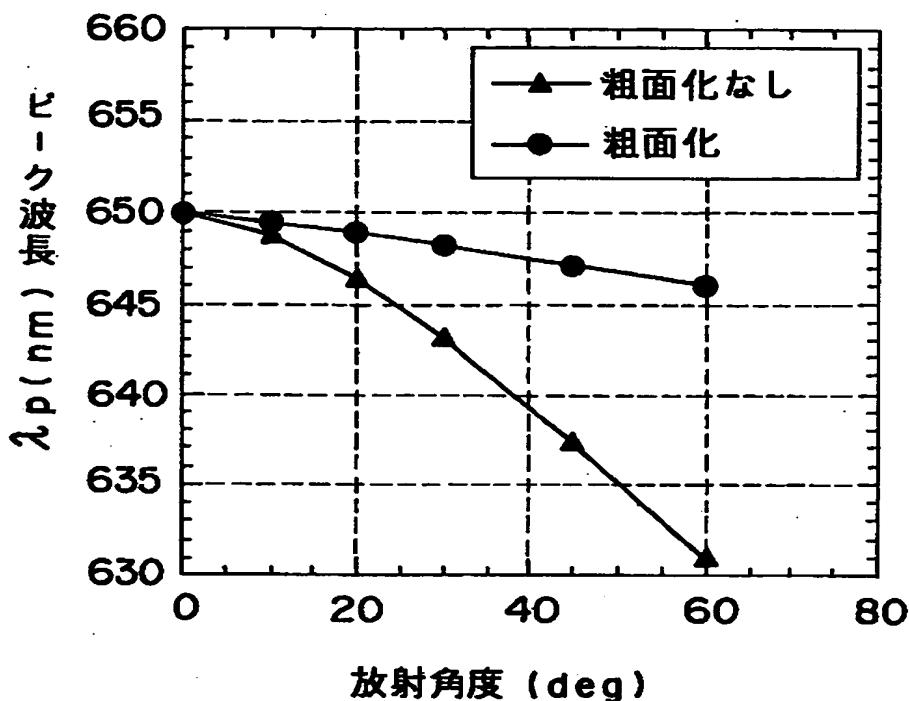
(A)



(B)



【図18】



【書類名】 要約書

【要約】

【課題】 発光波長の放射角依存性の小さい半導体素子およびその製造方法を提供する。

【解決手段】 GaAs基板1上に、DBR(多層反射膜)3と、この上方に複数層の $Al_yGa_zIn_{1-y-z}P$ ($0 \leq y \leq 1$ 、 $0 \leq z \leq 1$)からなる発光層5を形成する。発光層5上に層数が1以上の半導体層6~10が形成され、この半導体層9の表面に、フォトリソグラフィーおよび硫酸/過酸化水素系エチアントによってエッチングして光を散乱する格子パターンを形成する。

【選択図】 図2

出願人履歴情報

識別番号 [000005049]

1. 変更年月日 1990年 8月29日

[変更理由] 新規登録

住 所 大阪府大阪市阿倍野区長池町22番22号

氏 名 シャープ株式会社